Para el desarrollo de este laboratorio se deben responder las siguientes preguntas:

1. Explique el modelado de comportamiento y de estructura en diseño digital. Brinde un ejemplo de cada uno.

**Comportamiento:** Modela el comportamiento del dispositivo, describe cómo se debe comportar ante las diferentes entradas.

**Estructural:** Describe la estructura física del dispositivo, como este está construido, cada una de sus entradas, salidas, etc.

1. Explique el proceso de síntesis lógica en el diseño de circuitos digitales.

Es el proceso mediante el cual se transforma la descripción textual de un módulo, a un modelo construido de compuertas lógicas. Transforma el código HDL en un *netlist* que describe el hardware ( las compuertas lógicas a utilizar y sus conexiones)

1. Investigue sobre la tecnología de FPGAs. Describa el funcionamiento de la lógica programable en general, así como los componentes básicos de una.